

1	Назва дысцыпліны	Праграмуемая лагічныя інтэгральныя схемы (ПЛІС)
2	курс навучання	3, спецыяльнасць «навукова-канструктарская дзейнасць»
3	семестр навучання	6
4	колькасць крэдытаў	2
5	Імя па бацьку лектара	ст. выкладчык Трафімаў Сяргей Аляксандравіч
6	мэты вывучэння дысцыпліны	<p>Да Урс прадугледжвае вывучэнне асноў ПЛІС розных фірмаў і набыццё практычных навыкаў выкарыстання найбольш перспектыўных ПЛІС фірмы Xilinx.</p> <p><b>У выніку вывучэння студэнт павінен умець:</b></p> <ul style="list-style-type: none"> <li>- Класіфікаваць сучасна ПЛІС.</li> <li>- Выбіраць прыдатны ПЛІС для вырашэння пастаўленай задачы.</li> <li>- Праектаваць прылады на базе ПЛІС</li> <li>- Выкарыстоўваць мову VHDL або Verilog для стварэння розных лічбавых і лічбааналагавае прылад</li> </ul>
7	Пререквізіты	мікраэлектроніка
8	змест дысцыпліны	<ol style="list-style-type: none"> <li>1. ўвядзенне</li> <li>2. Праграмуемая інтэгральныя схемы і сістэмы</li> <li>3. Праектаванне ўбудаваных мікрапрацэсарных сістэм на Пліса фірмы Xilinx.</li> </ol>
9	рэкамендуемая літаратура	<p>Сцепанец В.Я., Трафімаў С.А. Праграмуемая лагічныя інтэгральныя схемы. Электронны вучэбна-метадычны дапаможнік (набор слайдаў) .- Мінск: ММФ БДУ, 2011. - 350С.</p> <p>Мурог С. Сістэмнае праектаванне звышвылікіх інтэгральных схем: У 2-х кнігах. Кн.2. Пер.с англ.-М .: Свет, 1985. - 287с.</p> <p>Гурскі Л.І., Сцепанец В.Я. Праектаванне мікрасхем. - Мн.: Навука я тэхнікі, 1991.- 295с.</p> <p>Салаўёў А.П. Праграмуемая лагічныя інтэгральныя схемы.- Мн.: Навука я Тэхніка і , 2004. - 635с.</p> <p>Мальцаў П.П., Гарбузаў Н.І. і інш. Праграмуемая лагічныя ІМС на КМОП-структурах, 1998. - 160с.</p> <p>Зотаў В.Ю. Праектаванне ўбудавальных мікрапрацэсарных сістэм на аснове Пліса фірмы Xilinx. - М.: Гарачая лінія-Тэлекам, 2006. - 520с.</p> <p>Грушвицкий А.Г., Мурсаев А.Х., Угрюмов Е.П. Праектаванне сістэм на мікрасхемах праграмуемай логікі. - СПб.: БХВ-Пецярбург, 2002. - 608 с.</p> <p>Бібіла П.Н. Сінтэз лагічных схем з выкарыстаннем мовы VHDL .- М.: Солоно-Р, 2002.- 384с.</p> <p>Бібіла П.Н. Сістэмы праектавання інтэгральных схем на аснове мовы VHDL. StateCAD, ModelSim, LeonardoSpectrum .- М.: СОЛОН- Прэс, 2005.- 384с.</p>
10	метады выкладання	Славесныя, наглядныя. Кампаратыўны, праблемны, дыялогава- эўрыстычны, даследчыя,
11	мову навучання	руская
12	Ўмовы (патрабаванні), бягучы кантроль	<ul style="list-style-type: none"> <li>- тэставанне;</li> <li>- практычныя работы.</li> </ul> <p>Адзнака на экзамене выстаўляецца з улікам: 55% - выкананне практычных работ, 5% - тэставанне, 40% -устны адказ</p>
13	форма бягучай атэстацыі	Экзамен