

1	Назва дысцыпліны	Тэхналогія электронікі
2	Курс навучання	2, спецыяльнасць «Матэматыка (навукова-канструктарская дзейнасць)»
3	Семестр навучання	3
4	Колькасць крэдытаў	1
5	Прозвішча, Імя, Імя па бацьку лектара	Ст. выкладчык Мальшаў Віктар Сцяпанавіч
6	Мэты вывучэння дысцыпліны	Азнаямленне с тэхналагічнымі прыёмамі фарміравання інтэгральных мікрасхем, як неабходнай часткі пры праектаванні мікрасхем.
7	Перадрэквізіты	Фізічныя асновы электронікі
8	Змест дысцыпліны	Фарміраванне ўяўлення аб асноўных тэхналагічных аперацыях стварэння інтэгральных мікрасхем, такіх як хімічная ачыстка, акісленне крэмнія, дыфузія ў крэмніі, фоталітаграфія, эпітаксія, трычэнне дыэлектрычных і другіх пакрыццяў і інш., апісанне матэматычных мадэляў аперацый і найважнейшых параметраў тэхналагічных працэсаў.
9	Рэкамендаваная літаратура	1. Мальшев В.С. курс лекцый «Тэхналогія электронікі». Электронны варыант 2. Зи С. Тэхналогія СБИС. Москва, «Мир», 1986 3. И.Г. Пичугин. Ю.М., Таиров. Тэхналогія полупроводниковых приборов. Москва, «Высшая школа» 4. А.Ф. Буренков, Ф.Ф. Комаров, Н.А. Кумахов Таблицы параметров пространственного распределения ионно- имплантированных примесей. Минск, БГУ им В.И Ленина, 1986.
10	Метады выкладання	Лекцыі з выкарыстаннем ілюстрацыйнага матэрыялу ў выглядзе слайдаў, практычныя заняткі з ужываннем задач
11	Мова навучання	Рускі
12	Умовы (папрабаванні), бягучы кантроль	Вуснае тэсціраванне
13	Форма бягучай атэстацыі	Залік