

1	Назва дысцыпліны	Тэхналогія электронікі
2	Курс навучання	2, спецыяльнасць «Матэматыка (навукова-канструктарская дзейнасць)
3	Семестр навучання	4
4	Колькасць крэдытаў	2
5	Прозвішча, Імя, Імя па бацьку лектара	Ст. выкладчык Мальшаў Віктар Сцяпанавіч
6	Мэты вывучэння дысцыпліны	Азнаямленне з тэхналогіяй фарміравання інтэгральных мікрасхем, як неабходнага элемента пры праектаванні мікрасхем.
7	Перадрэквізіты	Фізічныя асновы электронікі
8	Змест дысцыпліны	Фарміраванне ўяўлення аб усіх асноўных этапах фарміравання інтэгральных схем на паўправадніковых пласцінах на аснове біпалярных або МДП (метал-дыэлектрык-паўправаднік) транзістары, а таксама даюцца фізіка-хімічныя асновы і фармальныя матэматычныя мадэлі, якія апісваюць працэсы вырабу ІС. Атрыманыя суадносіны паміж параметрамі вольт-амперных характарыстык элементнай базы, яе геаметрычнымі характарыстыкамі і рэжымамі вырабу даюць магчымасць апісання тэхналагічнага працэсу
9	Рэкамендаваная літаратура	1. Малышев В.С. курс лекций «Технология электроники». Электронный вариант 2. Зи С. Технология СБИС. Москва, «Мир», 1986 3. И.Г. Пичугин. Ю.М., Таиров. Технология полупроводниковых приборов. Москва, «Высшая школа» 4. Дж. Мердок. Контрольные карты. Москва «Финансы и статистика». 1986.
10	Метады выкладання	Лекцыі з выкарыстаннем ілюстрацыйнага матэрыялу ў выглядзе слайдаў, практычныя заняткі з ужываннем задач
11	Мова навучання	Рускі
12	Умовы (папрабаванні), бягучы кантроль	Вуснае тэсціраванне, рашэнне задач
13	Форма бягучай атэстацыі	Экзамен