

1	Назва дысцыпліны	Тэорыя ланцугоў, сігналаў і схематэхніка
2	Курс навучання	2, матэматыка (навукова-канструктарская дзейнасць)
3	Семестр навучання	5
4	Колькасць крэдытаў	1
5	Прозвішча, імя лектара	Кандыдат тэхнічных навук дацэнт кафедры матэматычнай кібернетыка Вернікоўскі Яўген Аляксандравіч
6	Мэты вывучэння дысцыпліны	Мэтай выкладання дысцыпліны з'яўляецца вывучэнне прынцыпаў пабудовы, функцыянавання і сінтэзу лічбавых прылад, а таксама прынцыпаў аналізу лічбавых прылад, з выкарыстаннем сродкаў камп'ютэрнага мадэлявання; павышэнне ўзроўню прафесійнай кампетэнтнасці студэнтаў у галіне лічбавых сродкаў апрацоўкі інфармацыі. У выніку вывучэння дысцыпліны студэнты павінны ўмець: -выконваць сінтэз лічбавых прылад, - праводзіць аналіз і разлік электрычных ланцугоў і электронных схем, - выкарыстоўваць кампутарныя метады мадэлявання і разліку характарыстык лічбавых электронных прылад.
7	Прэрэквізіты	Матэматыка, фізіка, асновы электронікі, тэорыя ланцугоў
8	Змест дысцыпліны	Матэматычныя асновы праектавання лічбавых схем, базавыя лагічныя элементы, функцыянальныя вузлы камбінацыйнага тыпу, функцыянальныя вузлы паслядоўнага тыпу, інтэгральныя запамінальныя прылады
9	Рэкамендуемая літаратура	1. Ю.Ф. Опадчий, О.П.Глудкин, А.И.Гуров. Аналоговая и цифровая электроника. Москва. 2002г. 2.Бойт К Цифровая электроника. Москва: Техносфера, 2007. – 472с 3.Мулярчик С.Г. Интегральная схемотехника . Мн.: Изд-во БГУ, 1983. – 189с.
10	Метады выкладання	лекцыі, практычныя і лабараторныя заняткі
11	Мова навучання	руская
12	Ўмовы (папрабаванні), бягучы кантроль	-кантрольныя работы - абарона лабараторных работ; - вуснае апытанне.
13	Форма бягучай атэстацыі	Залік